

2008年6月5日

各 位

会 社 名 サイバネットシステム株式会社
代表者の役職氏名 代表取締役社長 田中邦明
(東証第一部 コード番号: 4312)
問 い 合 わ せ 先 広報・IR室長 野口泰伸
電 話 番 号 03-5297-3066

LSI 設計用 ポスト・シリコン・バリデーション・システム 米国 DAFCA 社製品「ClearBlue」 の販売総代理店契約締結のお知らせ

サイバネットシステム株式会社(東証第一部、本社:東京都、資本金:9億9500万円、代表取締役社長:田中邦明、以下「サイバネット」)は、DAFCA, Inc. (本社:米国マサチューセッツ州フラミンガム、CEO:ピーター・レビン、以下「ダフカ社」)と日本における販売総代理店契約を締結し、ダフカ社が開発した「ClearBlue(クリアブルー)」製品ラインの販売を本日より開始することをお知らせします。

ClearBlue製品ラインは、SoC(注1)を代表とするLSIのファウンドリによる製造後の実チップでのデバッグ機能を含めた、ポスト・シリコン・バリデーションを提供するソリューションです。これまで、プリ・シリコンにおける設計検証ソリューションは、各ベンダから提供されており、これらの設計検証ソリューションにより、チップ製造前での検証効率向上が図られています。しかし、それでもファースト・シリコンの実チップでは、設計あるいは製造時の問題を完全には排除できず、基板に実装した際に正常に動作しない場面が見受けられています。この問題を解決するために、大きなコスト負担となるリスピンが必要となり、最終製品までのコスト増加と市場投入のタイミングへの影響が発生しています。

このような問題発生の要因としては、

- 1) 設計段階での検証が不十分
- 2) 製造上のバラツキ
- 3) 基板実装時のシグナルインテグリティ(信号精度)、測定環境による影響見積りの難しさ

NEWS RELEASE

などが考えられます。そして、ファブレス化が進む電子機器製造業界においては、ファウンドリとの間で設計上の問題なのか、あるいはチップ製造上の問題なのかを切り分ける手法が必要となっています。しかし、チップとなった段階では、このどちらの要素に起因した問題であるかの切り分けは困難となっています。これを解決するためのバリデーション環境が ClearBlue です。

ClearBlue の利用には、ダフカ社が提供するデバッグ用 IP(注 2)である ReDI (Reconfigurable Distributed Infrastructure)をチップに埋め込みます。ClearBlue には、大きく 2 つのソリューションがあります。その一つが、ClearBlue Instrumentation Studio で、ファウンドリでの製造前に ReDI を RTL(注 3)段階で組み込み、プリ・シリコンレベルでのデバッグを行うソリューションです。二つ目が、ClearBlue Silicon Validation Studio で、ファウンドリ後に実チップでのデバッグを行うソリューションです。後者の場合には、評価基板あるいは最終製品となる基板に実チップを実装し、基板上の JTAG(注 4)ポートを介して接続した PC 上のデバッグアプリケーションから制御します。この環境で、ロジックアナライザ的なチップ内の任意信号のプロベリング、入力信号の生成、アサーションチェック、イベント解析、パフォーマンスのモニタリング、ReDI を利用した回路の再構成などが可能となります。

このソリューションにより、

- 1) チップの設計上の問題なのか製造上の問題なのかの切り分け
 - 2) チップ内の不具合箇所の正確な特定と修正
 - 3) 再構成機能による正常動作するチップへの修正と最終製品化
- など、生産性の向上による総合的なコスト削減をもたらします。

サイバネットはこの契約により、PCB 分野に留まっていた顧客層を LSI 分野にまで拡大でき、EDA 業界におけるソリューションの幅が広がります。

注 1. SoC: System on Chip の略: システム・オン・チップ
コンピュータの主要機能を一つの半導体チップに実装する形態であり、それを実現したチップの総称

注 2. IP: Intellectual Property の略: アイ・ピー
特定機能をもった回路情報

注 3. RTL: Register Transfer Level の略: アール・ティー・レベル
レジスタ転送レベル (Register Transfer Level)

注 4. JTAG: Joint Test Action Group の略: ジェイタグ
標準化された IC チップや基板の検査やデバッグ手法名称。

ダフカ社について

ダフカ社 (<http://www.dafca.com/>) は、2002年創業のLSI向けEDAソリューションプロバイダで、上記ソリューションの提供に加え、コンサルテーションも実施しています。欧米では大手半導体メーカーや大手電子機器メーカーなど、多くの採用実績があります。

サイバネットについて

サイバネットシステム株式会社は、科学技術計算分野、特にC A E（註）関連の多岐にわたる先端的なソフトウェアソリューションサービスの提供を行っております。電気機器、輸送用機器、機械、精密機器、教育・研究機関など様々な業種及び適用分野におけるソフトウェア、教育サービス、技術サポート、コンサルティング等を提供しております。構造解析、音響解析、機構解析、制御系解析、通信システム解析、信号処理、光学設計、照明解析、高周波回路解析など多様かつ世界的レベルのC A Eソフトウェアを取扱い、様々な顧客ニーズに対応しております。また、ビジネスプロセスの最適化を実現する各種ソフトウェアの提供やマルチメディア Web 会議システムの実施、個人・企業情報の保護を図る PC セキュリティ管理など、企業活動の高度化に寄与する IT ソリューションの提供をしております。サイバネットシステム株式会社に関する詳しい情報については、下記サイトをご覧ください。
<http://www.cybernet.co.jp/>

C A E : Computer Aided Engineering の略。

コンピュータによる工学的数値解析・シミュレーション

**この件に関するお問い合わせ
サイバネットシステム株式会社**

内容についての問い合わせ

事業企画管理室

担当 / 北島 徹雄

〒101-0022 東京都千代田区神田練堀町 3

TEL.03-5297-3608 FAX.03-5297-3648

E-MAIL:ClearBlue@cybernet.co.jp

報道の方は

広報・I R 室 / 野口、玉置

〒101-0022 東京都千代田区神田練堀町 3

TEL.03-5297-3066 FAX.03-5297-3609

E-MAIL:irquery@cybernet.co.jp